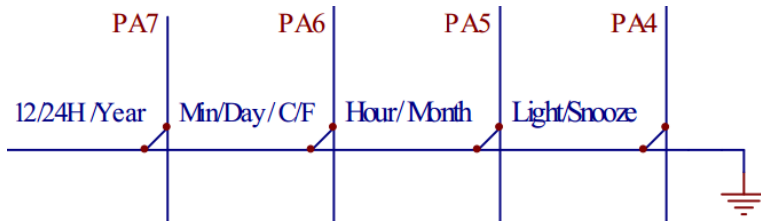


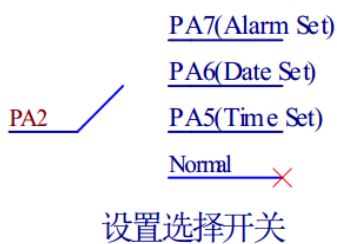
DL8356:三组闹普通LCD显示聪明钟IC芯片

一、按键说明



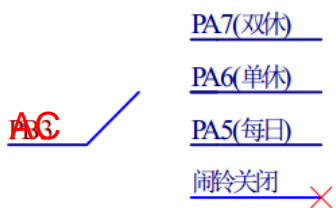
- **【12/24H/Year】**: 在时间模式下，按该键可切换 12/24 小时制。在日期设置下，按该键可调年份，Hold 住该键有快调功能。
- **【Hour/Month】**: 在日期设置下，按该键可调月份，Hold 住该键有快调功能。在时间或闹铃设置下，按该键可调小时，Hold 住该键有快调功能。
- **【Min/Day/C/F】**: 在时间模式下，按该键可切换摄氏度和华氏度。在日期设置下，按该键可调日，Hold 住该键有快调功能。在时间或闹铃设置下，按该键可调分钟，Hold 住该键有快调功能。
- **【Light/Snooze】**: 背光灯/贪睡功能。

二、拨动开关



设置选择开关

以上可通过拨动开关进行闹铃设置、日期设置、时间设置、返回正常走时。



工作日选择开关

以上可通过拨动开关设定双休闹铃、单休闹铃、每日闹铃、闹铃关闭。

三、功能

- 工作电压：2.4~3.6V
- 正常模式显示：时间、日期、星期、闹钟时间及温度。
- 时间显示可切换 12HR 或 24HR
- 年份范围：2000~2099 年
- 温度计功能：可切换显示摄氏度或华氏度。
- 温度范围：-10℃~+60℃，若温度超出范围，会显示“LO”或“HI”。
- 二组拨动开关。

通过拨动开关进行闹铃设置、日期设置、时间设置、返回正常走时。

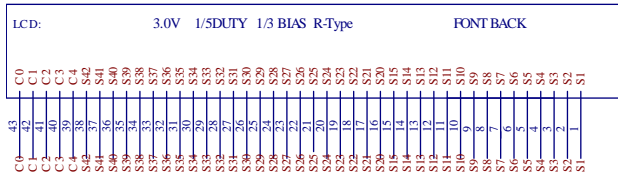
通过拨动开关设定双休闹铃、单休闹铃、每日闹铃、闹铃关闭。

- 三组闹铃：闹铃 1、闹铃 2、闹铃 3。
- 闹铃设置

设置键拨到“闹铃设置”档，首先默认置的是闹铃 1，显示屏对应的闹铃时间闪动，配合调时调分键设置所需的闹铃时间，按【Light/Snooze】键可依序切换设置闹铃 1→闹铃 2→闹铃 3（循环），且按【12/24H/Year】键可对具体某个闹铃设置开/关（循环）。关闭闹铃时显示 OFF。

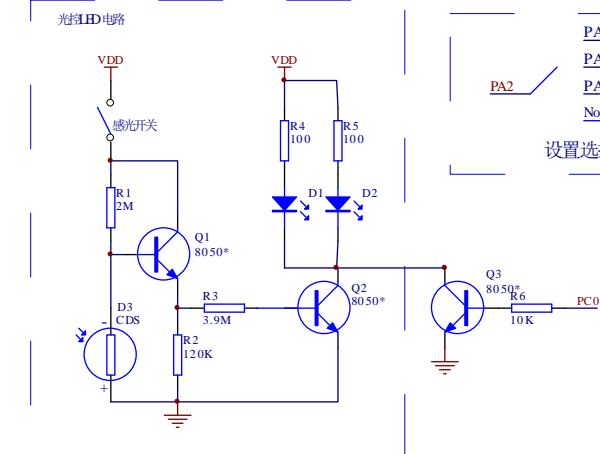
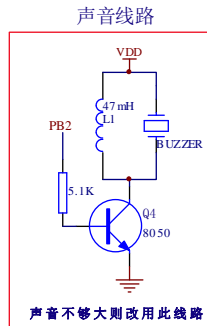
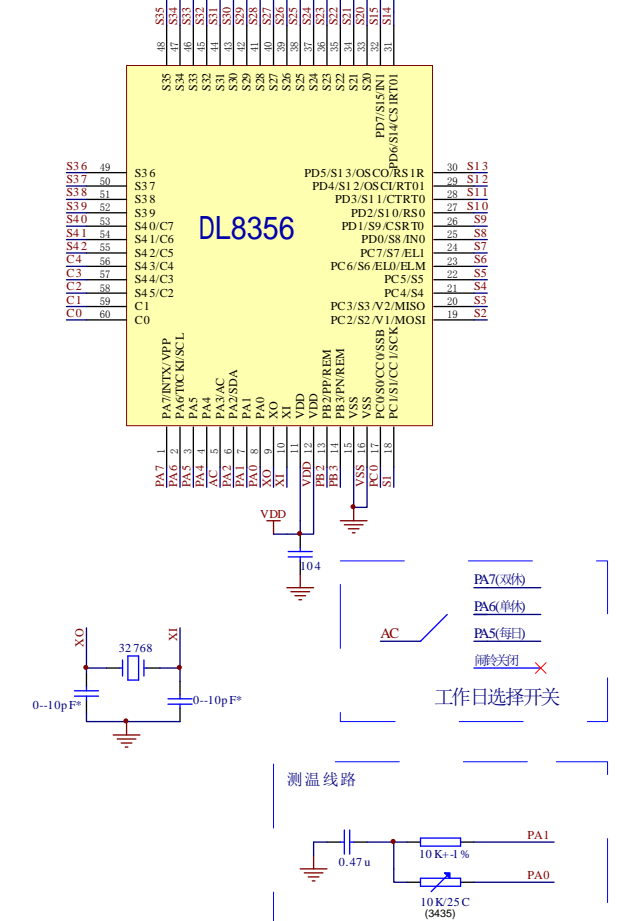
- 闹铃声：BiBi 声。
- 贪睡功能：闹铃响闹时，按【Light/Snooze】键可中止闹铃并启动贪睡功能。SNOOZE 响闹间隔时间为 5 分钟。闹铃响闹时按其它键会中止闹铃。
- 背光灯：在正常模式下按【Light/Snooze】键可亮背光灯 5 秒。

应用线路图:

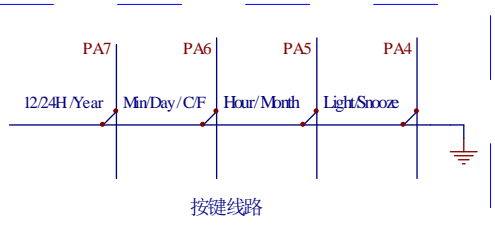
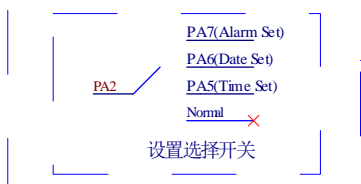
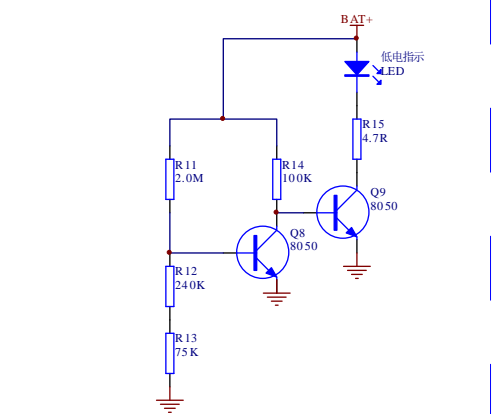
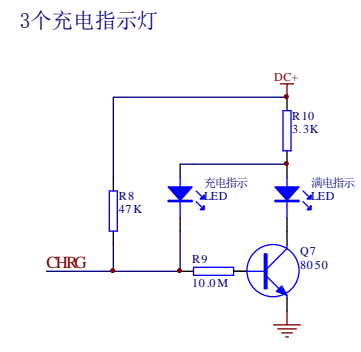
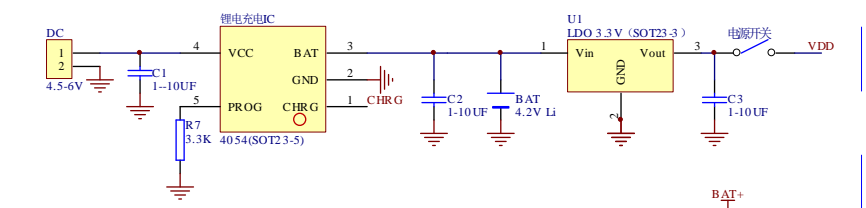


备注:

- IC上的两个VSS脚, 两个VDD脚必须通路
- 烧录过程中烧录脚不能与IC其它任意脚短路
- 板上必须留出烧录点

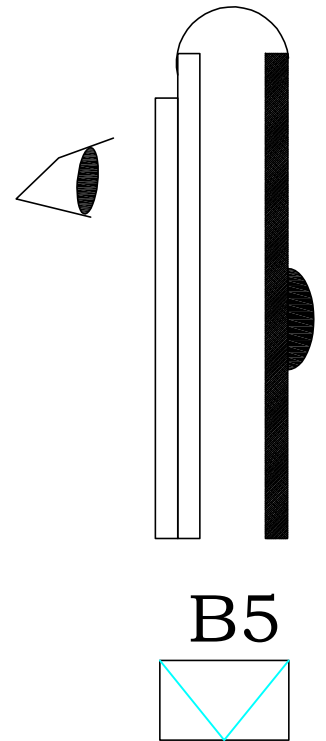
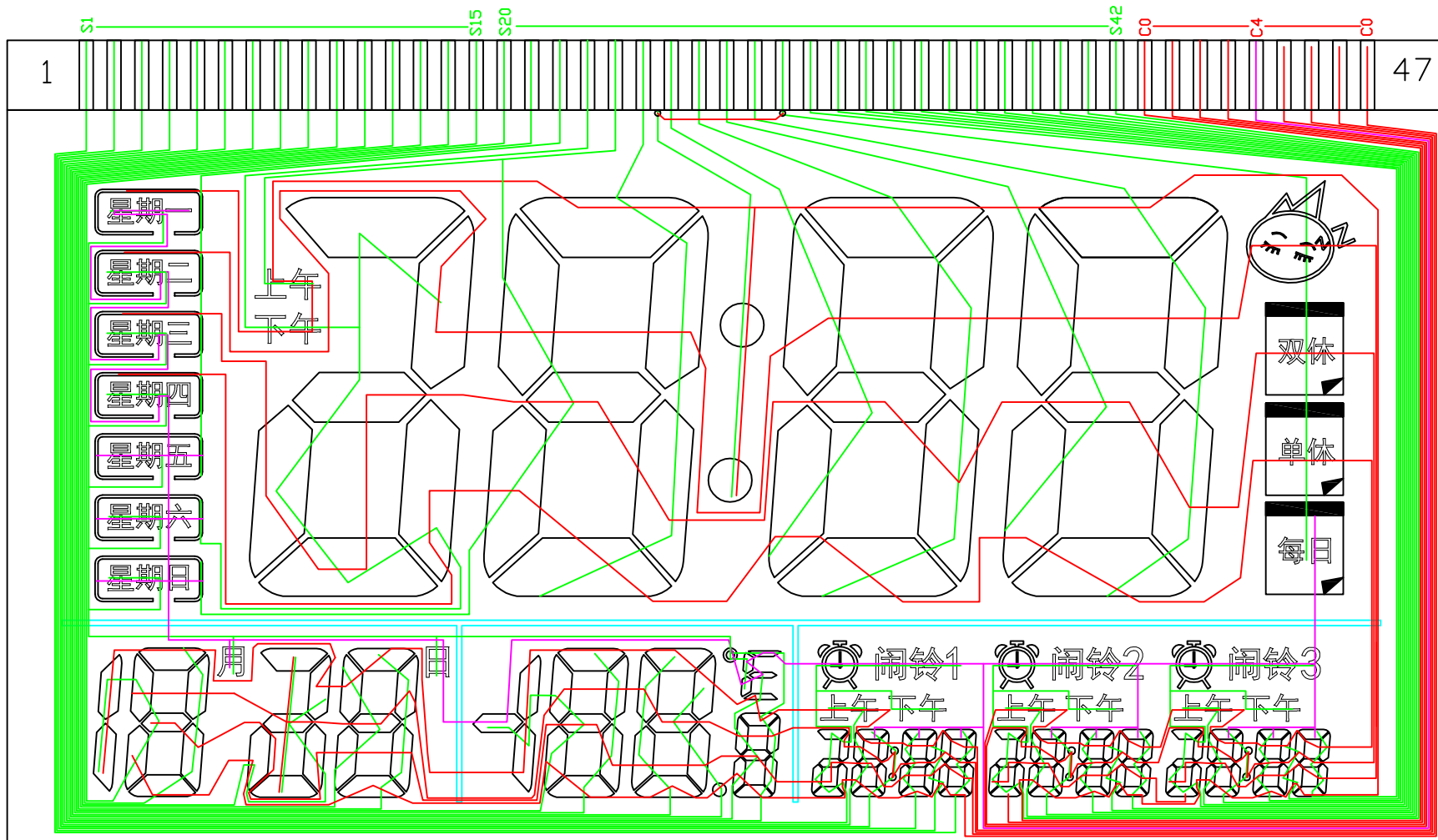


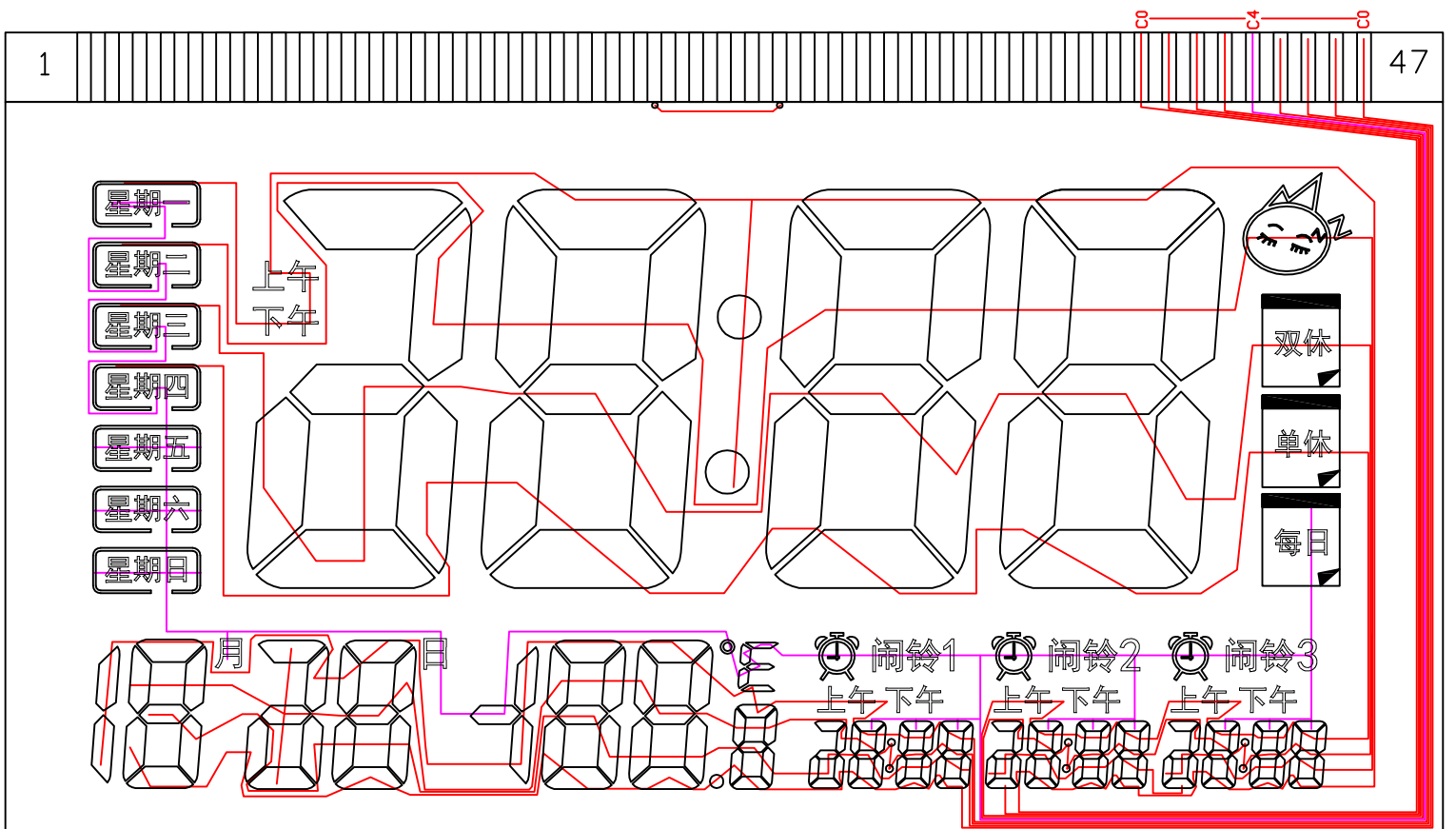
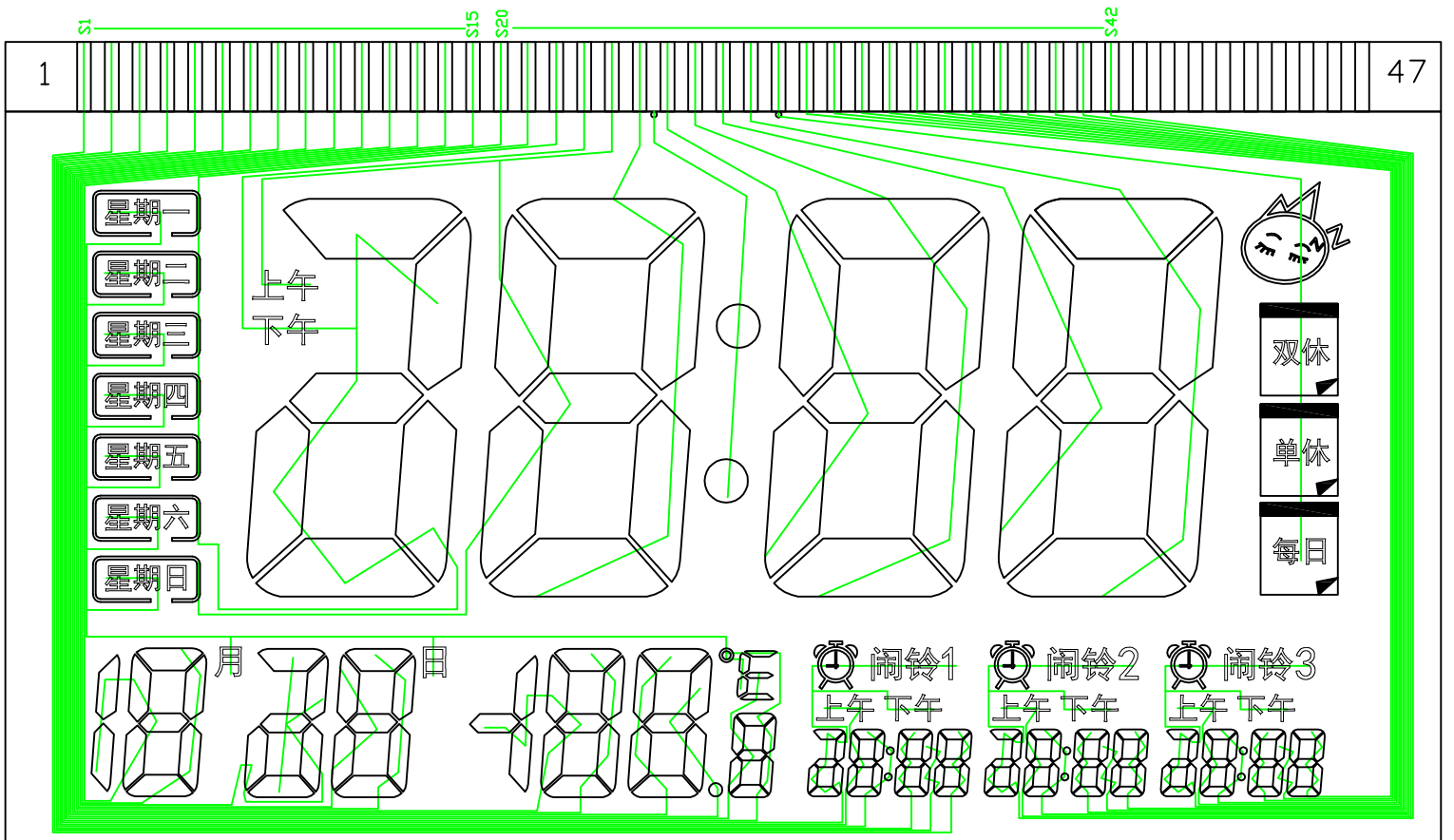
所有元件要根据实际情况调整参数



此图仅供走线参考，不作效果图

1/5duty 1/3bias 3V





PAD

Pad Assignment:

No.	Name	X	Y	No.	Name	X	Y	No.	Name	X	Y
1	PA7_INTX_VPP	-588.23	768.23	21	PC4_S4	-315	-768.23	41	S28	588.23	135
2	PA6_T0CKI_SCL	-588.23	674.99	22	PC5_S5	-225	-768.23	42	S29	588.23	225
3	PA5	-588.23	585	23	PC6_S6_EL0_ELM	-135	-768.23	43	S30	588.23	315
4	PA4	-588.23	495	24	PC7_S7_EL1	-45	-768.23	44	S31	588.23	405
5	PA3_AC	-588.23	405	25	PD0_S8_IN0	45	-768.23	45	S32	588.23	495
6	PA2_SDA	-588.23	315	26	PD1_S9_CSRT0	135	-768.23	46	S33	588.23	585
7	PA1	-588.23	225	27	PD2_S10_RS0	225	-768.23	47	S34	588.23	674.99
8	PA0	-588.23	135	28	PD3_S11_CTRT0	315	-768.23	48	S35	588.23	768.23
9	XO	-588.23	45	29	PD4_S12_OSCI_RT01	405	-768.23	49	S36	494.99	768.23
10	XI	-588.23	-45	30	PD5_S13_OSCO_RS1R	494.99	-768.23	50	S37	405	768.23
11	VDD:	-588.23	-135	31	PD6_S14_CS1RT01	588.23	-768.23	51	S38	315	768.23
12	VDD:	-588.23	-225	32	PD7_S15_IN1	588.23	-674.99	52	S39	225	768.23
13	PB2_PP_REM	-588.23	-315	33	S20	588.23	-585	53	S40_C7	135	768.23
14	PB3_PN_REM	-588.23	-405	34	S21	588.23	-495	54	S41_C6	45	768.23
15	VSS:	-588.23	-495	35	S22	588.23	-405	55	S42_C5	-45	768.23
16	VSS:	-588.23	-585	36	S23	588.23	-315	56	S43_C4	-135	768.23
17	PC0_S0_CC0_SSB	-588.23	-674.99	37	S24	588.23	-225	57	S44_C3	-225	768.23
18	PC1_S1_CC1_SCK	-588.23	-768.23	38	S25	588.23	-135	58	S45_C2	-315	768.23
19	PC2_S2_V1_MOSI	-494.99	-768.23	39	S26	588.23	-45	59	C1	-405	768.23
20	PC3_S3_V2_MISO	-405	-768.23	40	S27	588.23	45	60	C0	-494.99	768.23

*The IC substrate should be connected to Vss in the PCB layout artwork.

